面向SoC安装的IP内核

IP Cores

为SoC的安装而开发整备的IP内核

- 具备标准接口、存储卡控制器、密码等多个IP内核
- 通过测试芯片、实机验证等验证实际动作完成的IP内核
- 高速串联接口系列IP内核也备有物理层

■ IP内核产品系列

USB
- USB2.0 Host, Device
- USB1.1 Host, Hub, Device

PCI
- PCI 33MHz/66MHz
- PCI Express

ATA
- Parallel ATA 66/100
- Serial-ATA

Ethernet
- 10/100M Ethernet MAC
- Gbit Ethernet MAC*

JPEG Codec

UART

SoC On-chip bus

IEEE1394
- LINK (IEEE1394a-2000)
- AV-Bridge (IEC61883)
- Copy Protect Processor (5C DTCP)

Cryptography
- DES/Triple DES
- AES
- MD5
- SHA-1
- Random Number Generator
- DTCP over IP*

Memory Card Controller
- SD card
- SmartMedia™
- Memory Stick Pro™

MLC NAND Flash Controller

*: Under development or planning

※记载的系统以及产品名一般都是各公司的注册商标或商标。

TOSHIBA